

アドバンテスト IR技術説明会

2018年12月10日

株式会社アドバンテスト

ご注意

◆将来の見通しに関する記述について

本プレゼンテーション資料およびアドバンテスト代表者が口頭にて提供する情報には、当社の現時点における期待、見積りおよび予測に基づく記述が含まれています。

これらの将来の事象に係る記述は、当社における実際の財務状況や活動状況が、当該将来の 事象に係る記述によって明示されているもの又は暗示されているものと重要な差異を生じるかも しれないという既知および未知のリスク、不確実性その他の要因が内包されています。

◆本資料の利用について

本プレゼンテーション資料に記載されている情報は、各国の著作権法、特許法、商標法、意匠法等の知的財産権法その他の法律及び各種条約で保護されています。事前に当社の文書による承諾を得ない限り、法律によって明示的に認められる範囲を超えて、これらの情報を使用(改変、複製、転用等)することを禁止します。





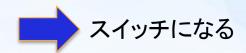
アドバンテスト IR技術説明会

「半導体と半導体テスト技術の関わり」

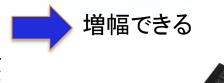
社長室 経営企画統括部 木村 伸一

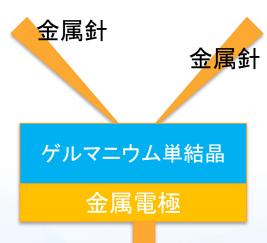
半導体とは

半導体(はんどうたい、英: semiconductor)とは、電気伝導性の良い金属などの導体(良導体)と電気抵抗率の大きい絶縁体の中間的な抵抗率をもつ物質を言う (Source: Wikipedia)



1947年、ベル研究所の理論物理学者ジョン・バーディーンと実験物理学者ウォルター・ブラッテンは、半導体の表面における電子的性質の研究の過程で、高純度のゲルマニウム単結晶に、きわめて近づけて立てた2本の針の片方に電流を流すと、もう片方に大きな電流が流れるという現象を発見した。最初のトランジスタである点接触型トランジスタの発見である。(Source: Wikipedia)





半導体は素材の名前。 組み合わせたもの/回路 に組んだものを、「半導体 デバイス」、「半導体チッ プ」等と呼ぶ。

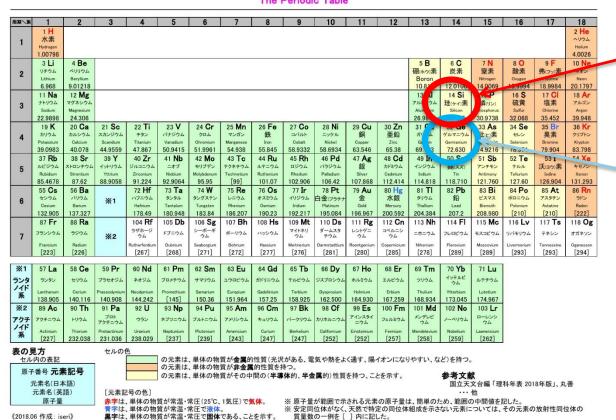
Source: Wikipedia



Source: Wikipedia

半導体とは(2)

元素の周期表 The Periodic Table



Si シリコン

Ge ゲルマニウム

ゲルマニウムより 安定で、酸化膜 作成等の加工が 容易なシリコンが 多く使われる

Source: Wikipedia

ADVANTEST.

半導体とは(3)

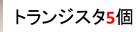


トランジスタ530個 ダイオード2300個

世界初のオール トランジスタ電子 卓上計算機 シャープ **COMPET**



設計・製造技術の進歩



1952年 トランジスタラジオ ソニー TR52

Source: Wikipedia





iPhone8

Source: Wikipedia

A11プロセッサ 搭載トランジスタ数は 4.3B(43億)、サイズは 90平方mm以下



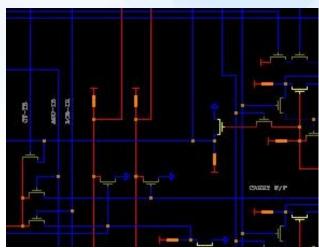


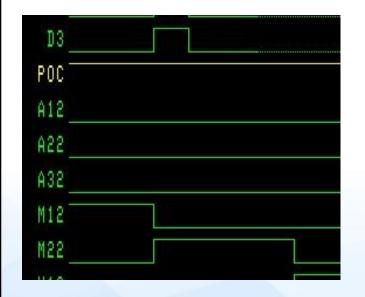
半導体デバイスの設計

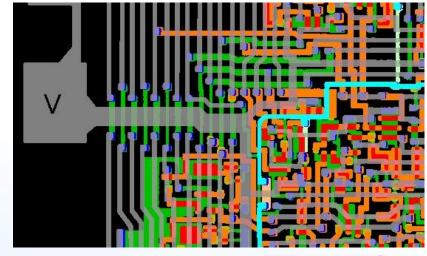
00:	00	NOP		;No operation
01:	00	NOP		;No operation
02:	40	JUN	00B	Jump unconditional
03:	ØB			<i>t</i> .
04:	50	JMS	007	Jump to subroutine
05:	07			<i>N</i>
06:	01	BBL	1	<pre>;Branch back (return)</pre>
07:	50	IMS	994	lumn to subroutine



世界最初のプロセッサ Intel社i4004 トランジスタゲート数2300





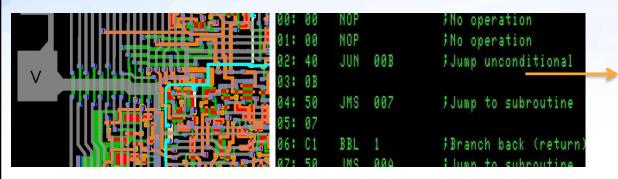


設計から製造

Pole	光学測定	電気測定	
Role シリコンウェハ	異物検査		k End
洗净			db
酸化膜形成			e
薄膜形成			
露光			
現像	欠陥検査		
	寸法計測		
エッチング	寸法計測		ed.
イオン注入			
薄膜形成			
平滑化	欠陥検査	テスタ	
ダイシング			systems
マウンティング			
Trai thn ボンディング	外観検査		
パッケージング		テスタ	
Electrodes are formed	Wafertest	Comple	ete
Lissing of the following	Test systems		

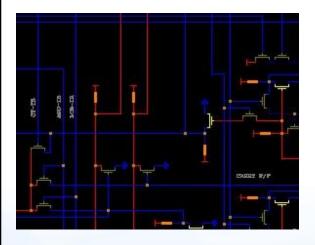
テスタは、完成した半導体が正しく設計され、正しく製造されているか 電気的に確認する唯一の装置 ADVANTEST

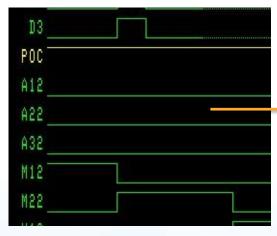
設計から製造(2)

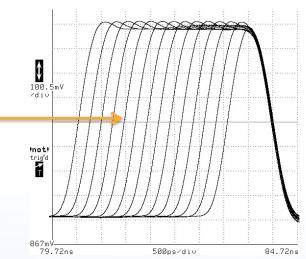


設計者それぞれが持つ設計 環境(各社互換性が無い) に対応し、確認したいデータ を取り込む

理論上の理想物理現象に 近づける



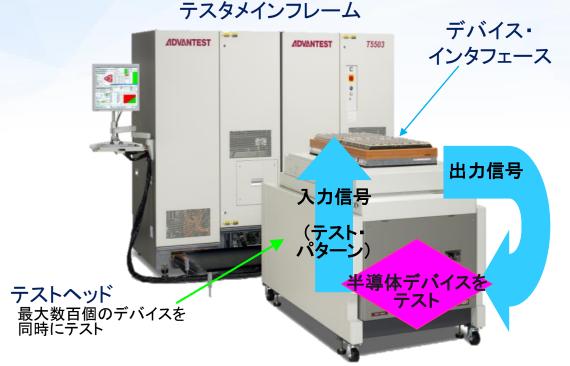


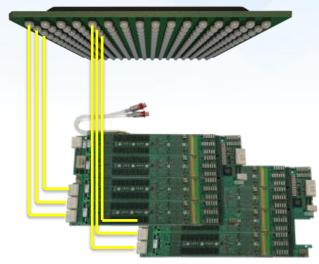


実際に電気信号を入れ、理想通りに設計・製造されている事を確認

ADVANTEST.

テスト・システムの役割





デバイスピンは、デバイス・インタフェースを介してテスト・モジュールに電気接続されます。

テスト・システムは、半導体の出力信号を基準データと比較し、欠陥のあるデバイスを峻別します。 半導体の種類に応じて最適なテスト・システムが使い分けられています。

- メモリ・テスト・システム: DRAM、NANDフラッシュなどのメモリ半導体用
- SoCテスト・システム: サーバーやスマホのプロセッサからアナログIC、センサーまで
- ディスプレイ・ドライバ・テスト・システム:液晶/OLEDディスプレイドライバIC専用

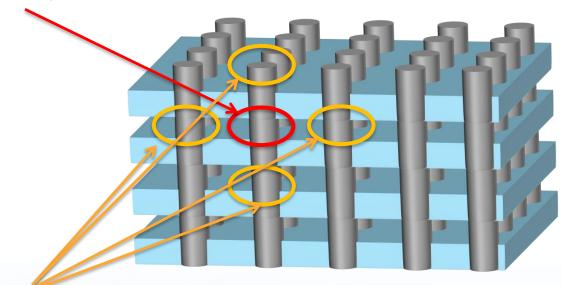
ADVANTEST.

メモリ試験の複雑化

容量の増加はもちろん、微細化・多層化により、測定したい場所以外の影響も考えないといけなくなった

正常動作しているか

確認したい

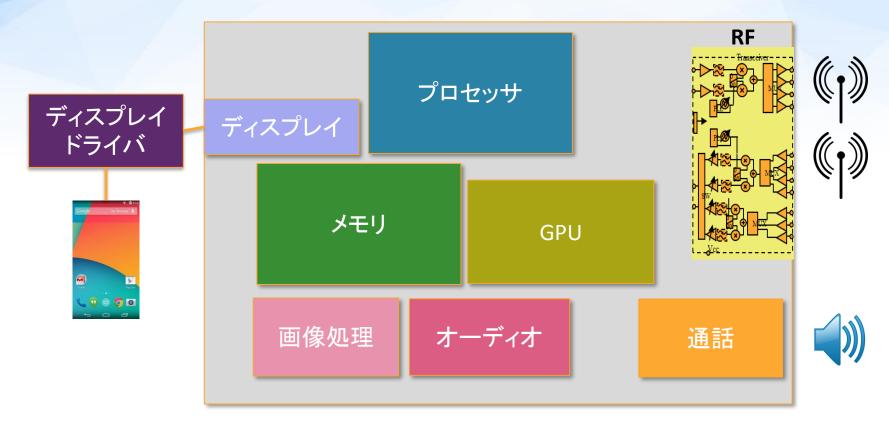


壁の薄いマンションのように、周辺の影響を受ける場合が有る

チェックの複雑化 → テスト時間の増大



APU(アプリケーション・プロセッサ)

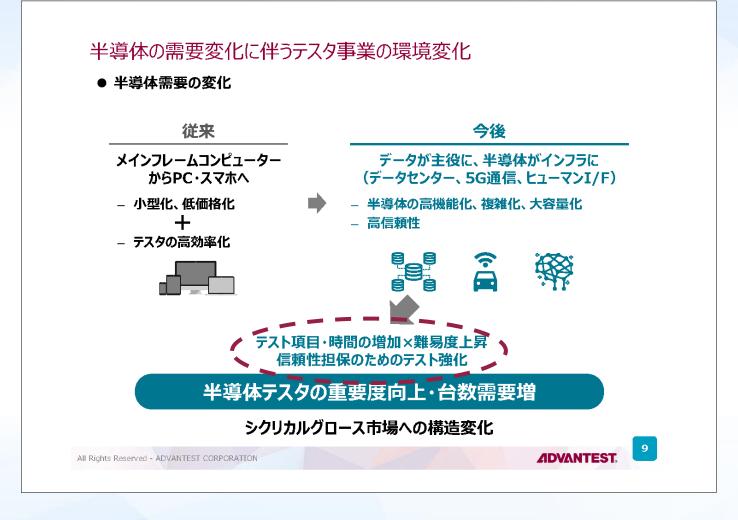


APUは、スマートフォン等が要求する多数の異なった処理を、1つのチップで可能とするプロセッサ。

Qualcomm社のSnapdragon、Samsung社のExynos、Apple社のA1x、HiSillicon社のKirin等が代表。



テスタ事業の環境変化 (再掲)



Source: アドバンテスト 中長期経営方針資料(2018年4月)

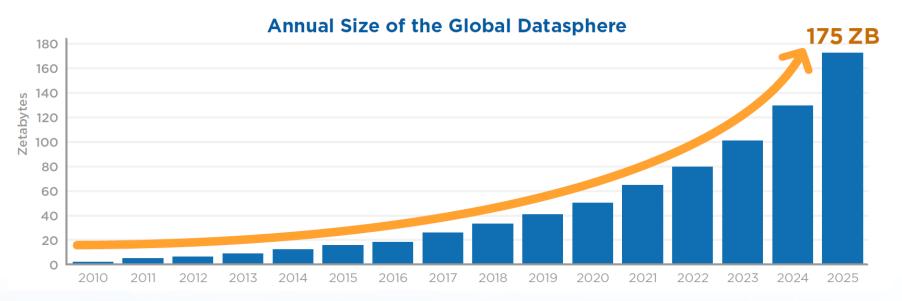


デジタル革命がデータ爆発を促す

ゼタ・データの時代

Global Datasphere Expansion is Never-ending

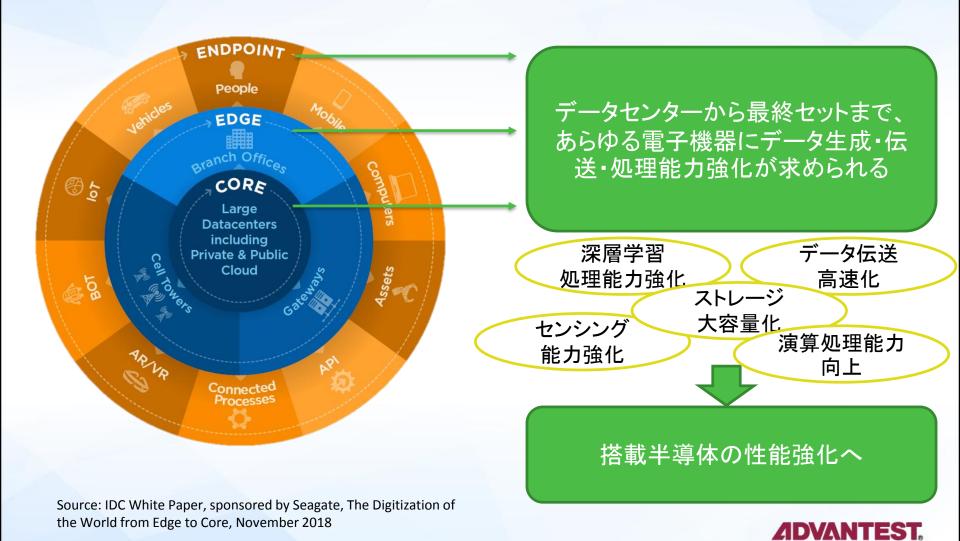
175 Zettabytes by 2025



Source: IDC White Paper, sponsored by Seagate, The Digitization of the World from Edge to Core, November 2018



データ増トレンドに応えた技術進化



半導体テストの価値

- ✓ 半導体テスタは電気信号解析により、顧客の製品品質の維持・向上、性能の測定・改善、市場投入時間の短縮および生産歩留まりの向上を支えています。
- ✓ ロジック、RF、アナログ、パワー、ミクスドシ グナル、メモリといったあらゆる半導体に試 験は必要です。
- ✓ 一般的に、テストされる半導体デバイスの 性能や設計の複雑度が高いほど、より試験 を必要とします。
- ✓ 半導体テスタの顧客は、垂直統合型デバイスメーカー(IDM)、ファブレスICデザイン会社、ファウンドリ、OSAT企業(Outsourced Semiconductor Assembly and Test)となります。



半導体サプライチェーン

<テスタプロバイダー>

<半導体メーカー>

<最終製品メーカー>

ADVANTEST

IDM

Fabless

Foundry

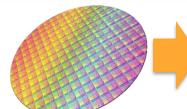
OSAT

















- ✓ IDMやファブレスといった上流工程の半導体企業は、各社のテスト(品質)ポリシー、各デバイスの電気的仕様や設備投資効率に基づき、テストフローや試験手法、テスタのモジュール構成を決定します。
- ✓ ファウンドリやOSATなどの下流工程の企業は、基本的に、 IDMやファブレス企業が推奨するテスタを購入します。

ADVANTEST.

半導体テスタは先端技術をサポート

半導体 設計・開発工程

半導体 量産工程

回路設計

試作評価

ウエハ試験・パッケージ試験

<テスト仕様の決定>

- ✓ 顧客/個別の品種ごとのテスト・ポリシー、半導体の用途、生産予定数量に沿って、最適なテスト手法とテスタを選定
- ✓ 半導体回路データ(EDA連携)、 ピン(電極)配置と機能割り当て、 パッケージ種別から、テスト・プログラムとテスト・インタフェースを個別に準備

 故障 検出
 機能 試験
 バーイン 試験

 電気 特性 チェック
 @スピー ド試験
 テスト結果を元にし たグレーディング

テストデータを元に した回路リペア

不良傾向の特定 →設計・製造プロセ スフィードバック

完全なテストのため、テスタは半導体に日々追加される新機能全てをカバーする必要がある

ADVANTEST.

半導体テスタは先端技術をサポート

北米時間2018年11月4日、Intel社からのデータセンター向け新型Xeonプロセッサアナウンス

What's New: Intel today announced two new members of its Intel® Xeon® processor portfolio: Cascade Lake advanced performance (expected to be released the first half of 2019) and the Intel Xeon E-2100 processor for entry-level servers (general availability today). These two new product families build upon Intel's foundation of 20 years of Intel Xeon platform leadership and give customers even more flexibility to pick the right solution for their needs.

How Cascade Lake Performs: Cascade Lake advanced performance represents a new class of Intel Xeon Scalable processors designed for the most demanding high-performance computing (HPC), artificial intelligence (AI) and infrastructure-as-a-service (IaaS) workloads. The processor incorporates a performance optimized multi-chip package to deliver up to 48 cores per CPU and 12 DDR4 memory channels per socket. Intel shared initial details of the processor in advance of the Supercomputing 2018 conference to provide further insight to the company's extended innovations in workload types.

Cascade Lake advanced performance processors are expected to continue Intel's focus on offering workload-optimized performance leadership by delivering both core CPU performance gains¹ and leadership in memory bandwidth constrained workloads. Performance estimations include:

- •Linpack up to 1.21x versus Intel Xeon Scalable 8180 processor and 3.4x² versus AMD* EPYC* 7601
- •Stream Triad up to 1.83x versus Intel Scalable 8180 processor and 1.3x²versus AMD EPYC 7601
- •AI/Deep Learning Inference(深層学習向け機能) up to 17x(17倍) images-per-second² versus Intel Xeon Platinum processor at launch.

完全なテストのため、テスタは半導体に日々追加される新機能全てをカバーする必要がある

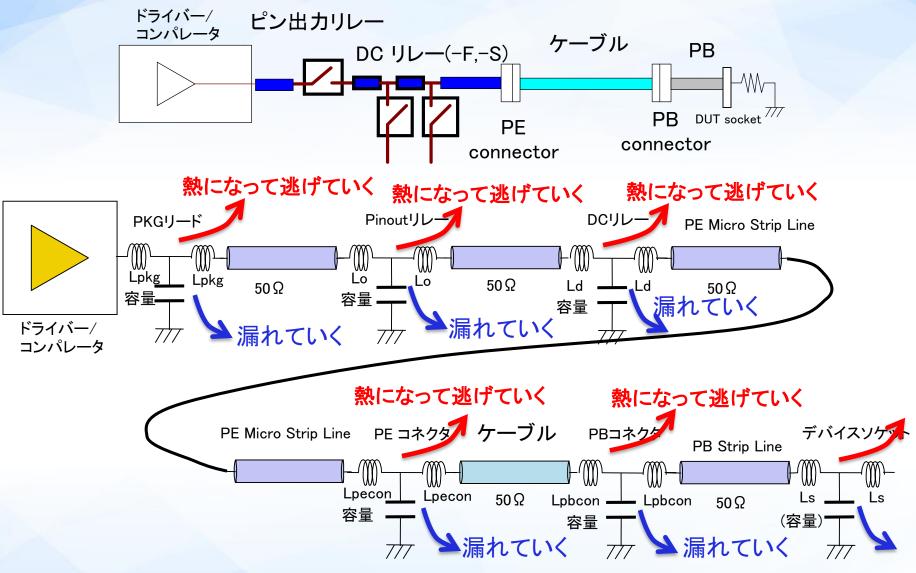
Intel社リリースに アドバンテスト追記



参考資料



テスタ→デバイス 信号伝送路の等価回路ブロック図

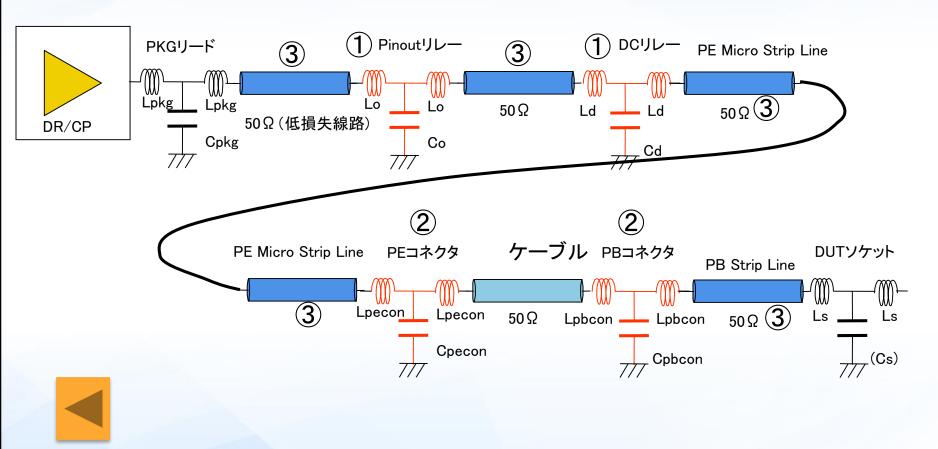


各部の損失を抑え、理想波形に近づける

ADVANTEST.

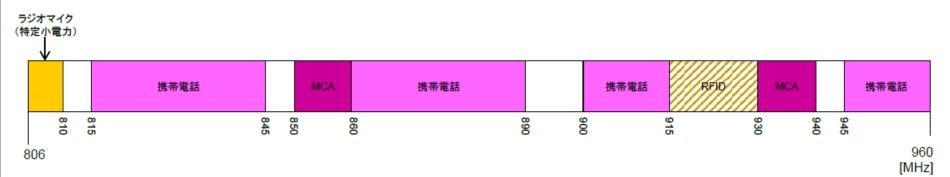
テスタの出力を劣化させない取り組み

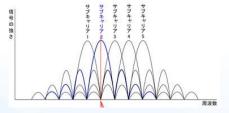
- ①超低誘導、低容量リレー
- ② 同軸型LiFコネクタ
- ③ 低損失プリント配線基板



日本での無線周波数割り当て(470MHz~960MHz)







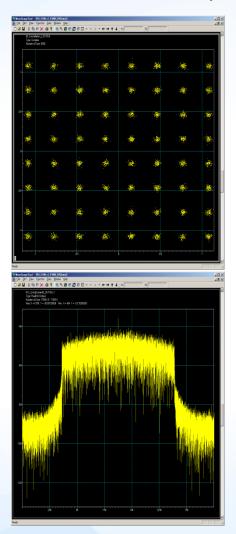
周波数有効利用技術のひとつ 直交周波数分割多重: ODFM

- ・他の周波数帯への漏洩は絶対に許されない
- 各国で周波数割り当てが異なる
- 各国で電波を送受信するための技術規格が異なる

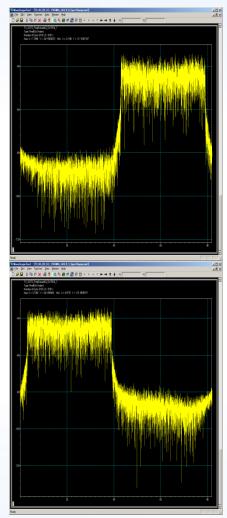
ADVANTEST

RF(ラジオ周波数) 試験波形例

EVM Measurement Result sample



ACLR Measurement - Spectrum sample



RFテスト要求

各種変調解析/発生のサポート

無線規格変調方式

GSM/GPRS/EDGE GMSK/8PSK

W-CDMA HPSK/QPSK/16QAM

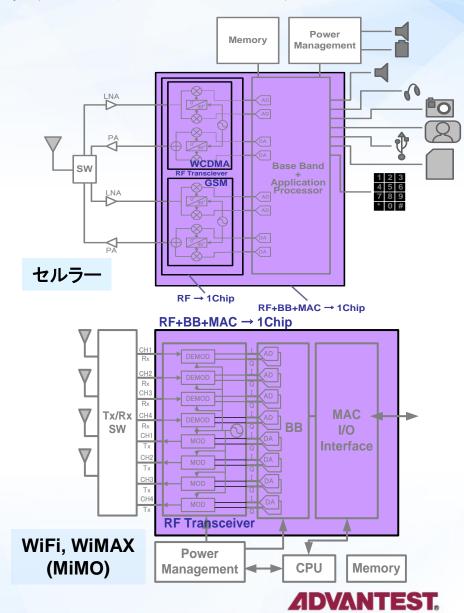
HSDPA/HSUPA

cdma2000 QPSK/HPSK 1xEV-DO/1xEV-DV 8PSK/16QAM

WiFi 802.11a/b/g/n OFDM WiMAX 802.16e OFDM

DTV, BT...others

充分なRFリソースとスケーラブルRFポート





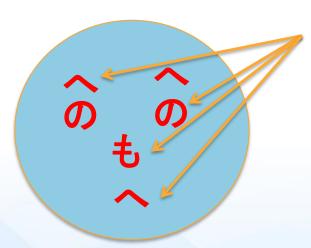
GPU(グラフィック・プロセッシング・ユニット)

CPU

1+2+3+4+5+6 =

CPUは記憶装置上にあるプログラムと呼ばれる命令列を順に読み込んで解釈・実行することで情報の加工を行う。(Wikipedia)

GPU(グラフィック・プロセッシング・ユニット)



それぞれの描画を同時に行っても問題にならない。

むしろ同時に行えた方が効率的。

独立に動く処理機能を、多数用意する



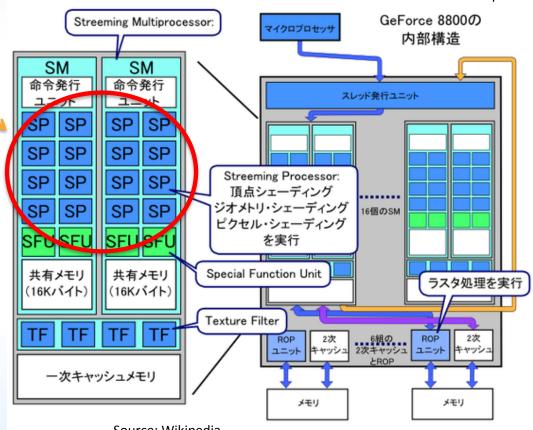
GPU(グラフィック・プロセッシング・ユニット)

独立して処理を行うユニットを多数並べる



Source: Wikipedia

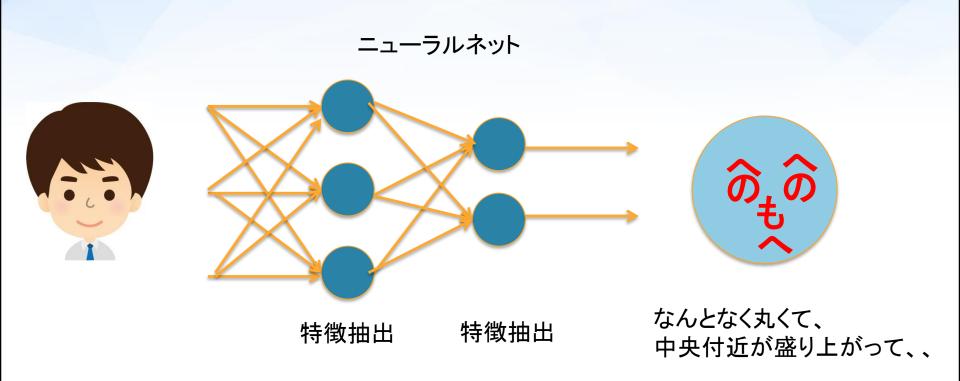
nVIDIA社GeForce RTX 2080 Ti のトランジスタ数は186億。 Apple A11プロセッサの4倍以上。



Source: Wikipedia

ADVANTEST.

GPUは深層学習・機械学習に向いている

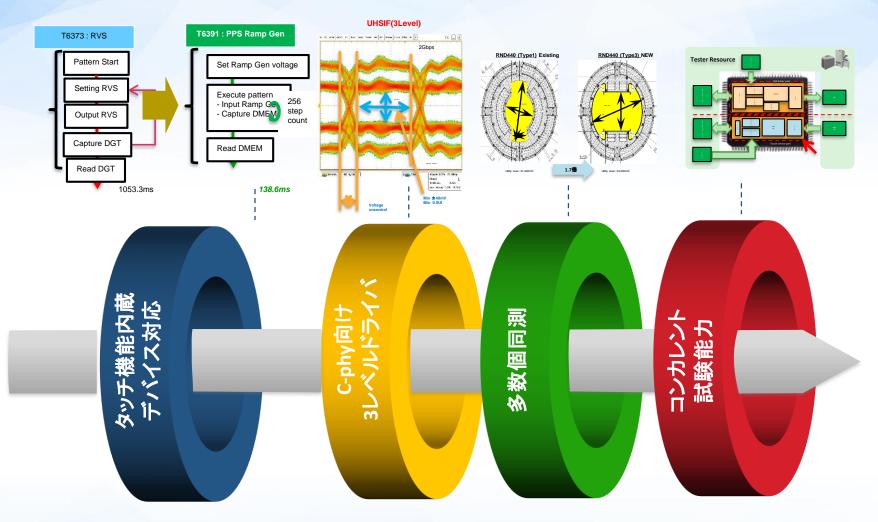


独立した演算ユニットを用い、描画を逆に行うような特徴抽出を行う



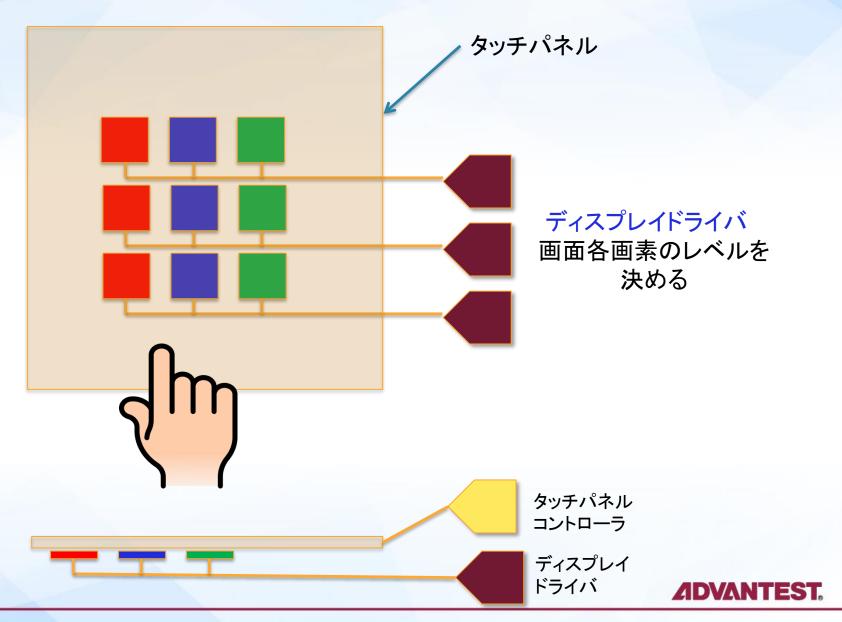


ディスプレイドライバ・テストシステムT6391の機能





ディスプレイドライバにタッチパネル機能が内蔵されてきた



タッチパネル機能内蔵ディスプレイドライバ対応

T6391の新機能

(1)Ramp Generator(PPS) :波形発生

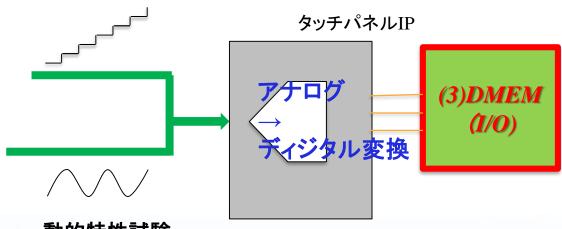
(2)ATSG : 波形発生

(3)DMEM(I/O) : データ取り込み

静的直線性試験:指の動きに対する変化が直線的



(2)ATSG



動的特性試験

:指への追従性が良い







アドバンテスト IR技術説明会

"5G Networks of Tomorrow"

営業本部 Marketing and Business Development統括部 93000 Marketing and Business Development部 部長 伊藤 健一

Mobile network - past, present

Evolution



Mobile network - past, present and future



5G is not just Mobile network, is the broad Network

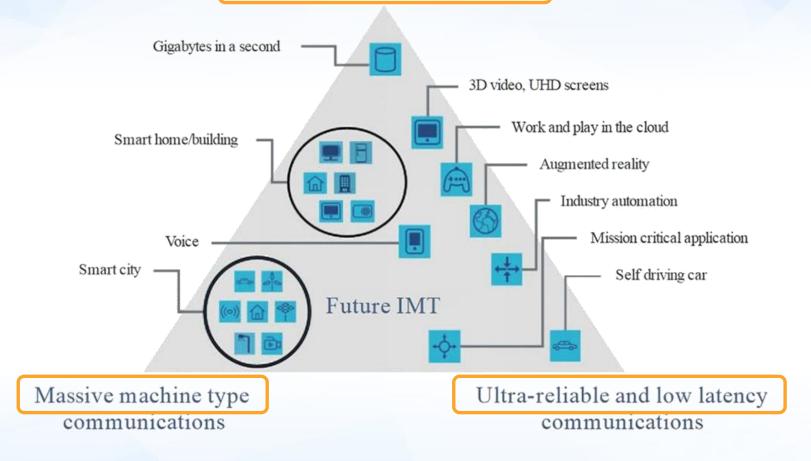
... changing Society

. . . re-defining your life



What's 5G?

Enhanced mobile broadband



IMT Vision - Framework and overall objectives of the future development of IMT for 2020 and beyond (Recommendation ITU-R M.2083-0)



What's coming?



What's different between 4G and 5G?

High data rate, Everywhere

x 20 (1Gbps > 20Gbps)

Lower energy consumption,
High energy efficiency
x 100



5G

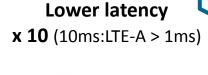
High-speed mobility x 1.4 (350km/h > 500km/h)



High reliability and availability,

Area traffic

> x 1000 (/km²)



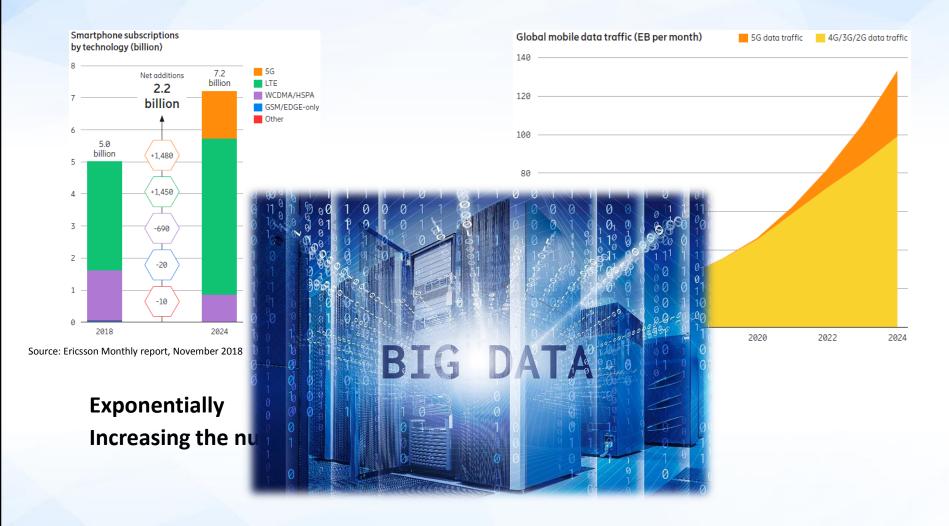


Connective density, More devices x 10 - 100



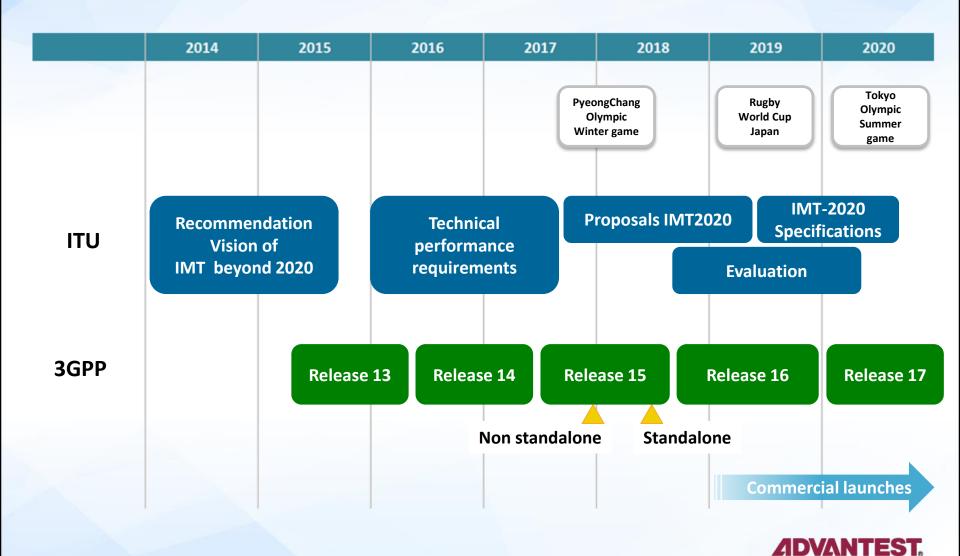
ADVANTEST.

So ... what is the big things from 5G?

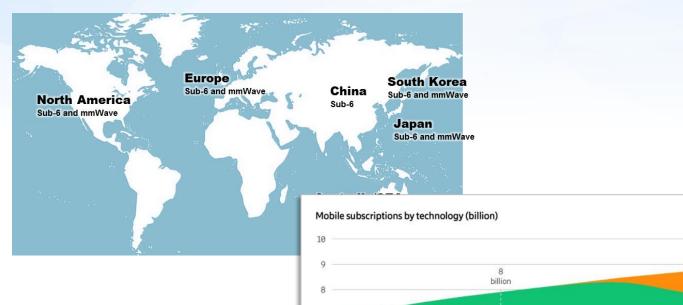




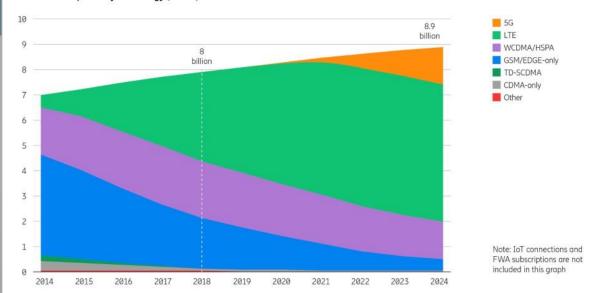
Process and Timeline for IMT2020



5G Wave is coming in 2019



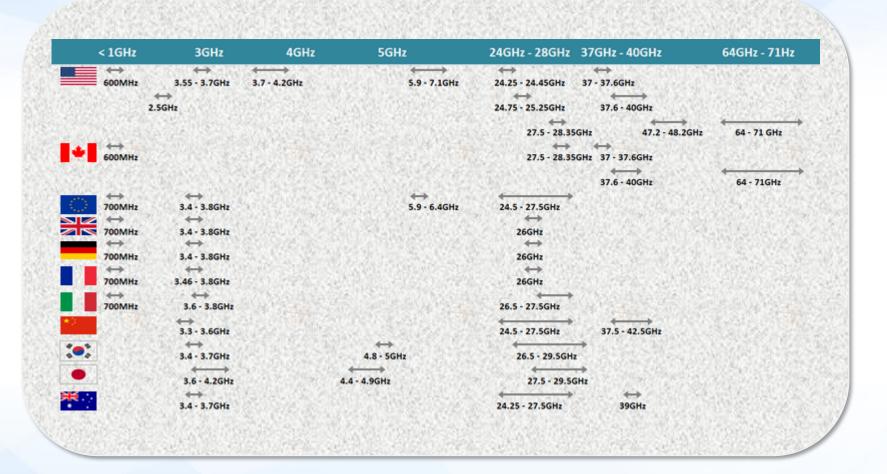
2019 will be the year 5G takes off



Source: Ericsson Monthly report, November 2018



Global 5G spectrum allocations



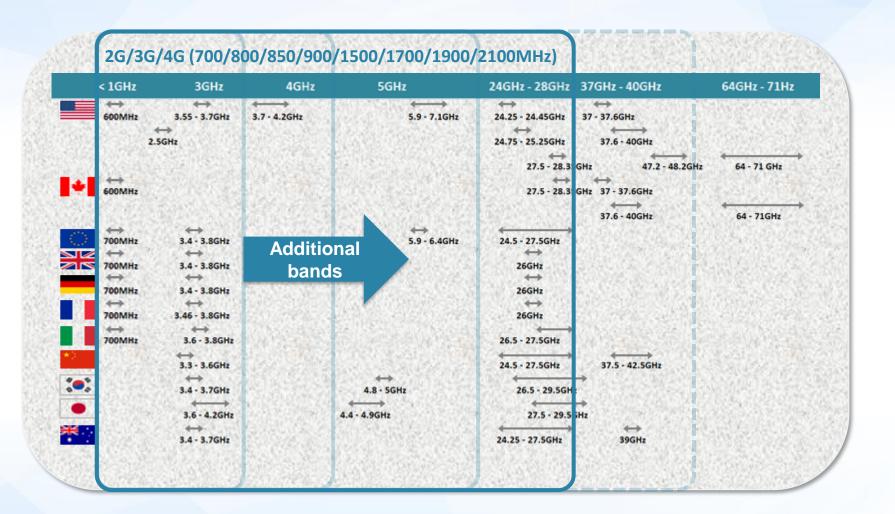


Spectrum allocation - 2G/3G/4G





Spectrum allocation – 5G (Non standalone)





Technology leading to the new world

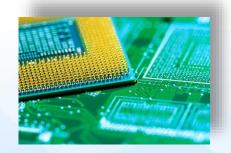




High performance computing technology



Ultra-high speed netowrking technology





Leading edge process technology 7nm, 5nm (2019), 4/3nm (2020+)

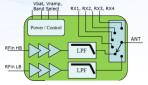


Solution roadmap toward 5G Network

RF PA / FEM & LNA China IoT

RF transceiver, RF combo Internet of things (IoT)

Application / baseband Processor with integrated RF 5G & Wi-Fi (> 6 GHz) 17.5 GHz, 24..40 GHz, 57..66 GHz











Wi-Fi 6(IEEE 802.11ax)

frequency

6 GHz

24..40 GHz

57..66 GHz

70 GHz

Wave Scale RF card











High speed serial interface solution module

Speed

56Gbps







Time to CHANGE

