

Advantest Corporation

Q1 FY2026 (Three months ended June 30th, 2026) Financial Briefing

Q&A Summary

July 29th, 2026

[SoC Tester Market | SoC テスタ市場]

	English	日本語
Q1	What are the key drivers behind the upward revision in the SoC tester market outlook, and what is the relative contribution from GPUs, custom ASICs and CPUs demand?	SoC テスタ市場見通しの上方修正をけん引している要因は何か。また、GPU、カスタム ASIC、CPU 需要はそれぞれどの程度寄与しているのか。
A1	We are seeing very strong SoC tester demand across GPUs, custom ASICs and CPUs, and the increase in the SoC tester TAM is coming from more inference AI applications, particularly in the CPU business. We see that to be sustainable throughout this year and into next year. And, while the market size for GPUs remains the largest today, custom ASICs could become as large as, if not significantly larger than, the GPU market over time. In the meantime, it is difficult to divide the increase among GPUs, CPUs and custom ASICs because many of these devices go together and some applications are interchangeable in terms of end use.	GPU、カスタム ASIC、CPU のいずれにおいても SoC テスタ需要は非常に強いが、SoC テスタ市場拡大の大部分は、特に CPU 向けなど、推論 AI 用途の拡大によってもたらされている。この傾向は今期から来期にかけて継続すると見ている。 また、現時点では GPU 向けの市場規模が最大であるものの、将来的にはカスタム ASIC 向けテスト需要が GPU と同等、あるいはそれを大きく上回る規模に成長する可能性がある。 一方、GPU、CPU、カスタム ASIC ごとの寄与を明確に切り分けることは難しい。これらのデバイスは相互に関連して導入されるケースが多く、用途によっては代替可能な側面もあるためである。
Q2	Is the structural expansion of the SoC tester market TAM being driven by increased CPU investments by fabless semiconductor companies as inference AI continues to expand?	SoC テスタ市場規模の構造的な拡大は、推論 AI の普及に伴う CPU 需要の拡大によるものなのか。
A2	CPUs and server markets are growing rapidly, and we are benefiting from that growth. On the CPU side, whether it is x86 or ARM-based, or whether customers are fabless or IDM, we have broad coverage with the V93000 platform. As a result, market share shifts among CPU suppliers are not really relevant. At the same time, the custom ASIC market and networking market are also growing at similar paces. While compute is growing very fast, custom ASICs should not be discounted, as the market is understated and very large for us. The V93000 platform is broadly used across different compute applications, and it really does not matter where that growth comes from. The configurations are often very similar, and customers can purchase capacity and configure it flexibly for different applications.	CPU 及びサーバー市場は急速に成長しており、当社もその恩恵を受けている。 CPU 向け市場については、x86 であれ ARM ベースであれ、また顧客がファブレス企業、IDM であれ、当社の V93000 プラットフォームは広くカバーしている。そのため、CPU サプライヤー間のシェア変動は当社にとってはさほど重要ではない。 一方で、カスタム ASIC 市場やネットワーク市場も同様のペースで成長している。コンピュータ市場は非常に高い成長を示しているが、カスタム ASIC 市場も過小評価されるべきではなく、当社にとってかなり大きな市場である。 V93000 プラットフォームは幅広いコンピュータ用途で採用されており、成長の源泉がどこであるかは大きな問題ではない。多くの場合、これらシステム構成はとても類似しており、顧客は導入したテストキャパシティを対象アプリケーションに応じて柔軟に構成を最適化できる。
Q3	How should we think about the relative contribution from higher chip volumes, longer test times, and increase in test insertions? And how does CPU testing compare with accelerator testing?	半導体数量の増加、テスト時間の長期化、テスト・インサージョンの増加は、それぞれどのように市場拡大に寄与しているのか。また、CPU とアクセラレータではテスト内容にどのような違いがあるのか。
A3	We continue to see additional test content growth through longer test times and additional insertions, particularly in the accelerator market, where 3D packaging is driving greater device complexity. At the same time, increasing chip volumes in inference AI and CPU applications are contributing to further TAM expansion. While CPU package test requirements are lower than those for accelerators, wafer sort requirements are broadly similar and may be slightly higher for CPUs. At final test, however, accelerators require greater test intensity and longer test times. Custom ASIC adoption continues to expand as hyperscalers increasingly develop chips in-house. Overall, higher chip volumes are driving market growth, and we are benefiting from our strong positions across GPUs, CPUs, custom ASICs, networking and other compute-related markets.	テスト時間の長期化やテスト・インサージョンの増加によるテストコンテンツの拡大は引き続き進んでおり、特にアクセラレータ市場では、3D パッケージ化に伴うデバイスの複雑化がこうしたテスト需要の増加を後押ししているとみている。同時に、推論 AI 向け及び CPU 向けを中心とした半導体数量の増加も、SoC テスタ市場の拡大に寄与している。 CPU とアクセラレータのテスト要件については、ウェーハテスト工程では概ね同程度、あるいは CPU のほうが高い可能性があるが、最終パッケージテストではアクセラレータの方がより高いテスト強度と長いテスト時間を必要とする。 ハイパースケーラーによる半導体の内製化が進む中、カスタム ASIC の採用も引き続き拡大している。半導体数量の増加は市場拡大の重要な要因となっており、当社は GPU、CPU、カスタム ASIC、ネットワークなど各市場での強固なポジションを背景に、その恩恵を享受している。

	English	日本語
Q4	What is your outlook for SoC and memory tester market share?	SoC テスタ及びメモリテスタの市場シェア見通しをどのように見ているか。
A4	On the SoC side, we estimate our CY2025 market share at 66%, and we believe there is a path to achieving a market share of over 70% in the future. Within the HPC (High Performance Computing) market, our share is at an even higher level. On the memory side, it remains competitive and there are areas such as NAND where we have not traditionally been the incumbent. Device speed and bandwidth transitions are also creating insertion opportunities that we have not fully captured. As a result, memory market share may experience a decline this year. However, we are preparing to launch several key products and have already secured customer commitments for them. We believe these products will be important drivers for future growth. We also expect the memory market itself to expand significantly over the next several years as new fabs come online. While product transitions may result in some share loss in the near term, we are confident that we can recover that share over the next few years and remain well positioned for future growth.	SoC テスタについては、2025 年に 66%の市場シェアを獲得したと推定しているが、将来的には 70%を超えるシェアを獲得できる道筋が見えていると考えている。HPC(ハイ・パフォーマンス・コンピューティング)市場に限定すると、当社のシェアはそれを上回る水準にある。 メモリテスタ市場については依然として競争環境が厳しく、NAND 向けなど当社が従来強みを有してこなかった分野もある。また、デバイスの高速化や帯域拡大に伴う新たなテスト工程の需要を十分に取り込めていない状況もある。このため、メモリテスタの市場シェアは、今年は低下する可能性がある。一方で、当社は複数の重要な新製品の投入を予定しており、既に顧客からのコミットメントも得ている。これらの製品は今後の成長を支える重要な製品になると見ている。また、メモリ市場自体も新工場の稼働に伴い、今後数年間で大きく拡大すると予想している。当社は、製品移行に伴い短期的なシェア低下の可能性があるものの、今後数年でそのシェアを回復できると考えており、今後の成長に向けたポジションは良好である。

	English	日本語
Q5	How do you view the latest AI application trends, such as agentic AI and physical AI, as a backdrop for strong AI investments?	エージェンティック AI やフィジカル AI などの最新の AI アプリケーショントレンドについて、旺盛な AI 投資の背景としてどのように捉えているか。
A5	Agentic AI is already driving structural changes across industries, improving efficiency in areas such as R&D and business operations. We are also utilizing agentic AI within our company. Physical AI is not yet mainstream, but is expected to become the next major wave of AI applications. As physical AI adoption expands, chip volumes could grow significantly, potentially surpassing current data center-driven demand. AI is already delivering benefits in areas such as medical research, agriculture, and disaster response, and is expected to contribute to a better future for society.	エージェンティック AI は既に産業全体における構造変化を引き起こしており、研究開発や業務運営などの分野で大幅な効率向上をもたらしている。当社でもエージェンティック AI を活用している。 フィジカル AI はまだ主流には至っていないものの、次の大きな AI アプリケーションの波になると見ている。フィジカル AI の普及が進めば、半導体需要は大幅に拡大し、現在のデータセンター向け需要を上回る可能性がある。 AI は既に医療研究、農業、防災分野などで価値を生み出しており、社会の発展に貢献していくことが期待されている。

	English	日本語
Q6	How are capacity expansion plans progressing for SoC and memory testers, including the previously announced SoC tester capacity targets?	SoC テスタ及びメモリテスタの能力増強計画はどのように進捗しているのか。また、これまで公表している SoC テスタの生産能力目標の進捗状況について教えてほしい。
A6	We had previously stated a target of 5,000 SoC tester systems by the end of FY2026 and 10,000 SoC tester systems by the end of CY2028 or early CY2029, and we are pulling that in, continuing to reassess capacity requirements as wafer starts and advanced packaging capacity expand. Our production systems are designed to support further scaling, supported by our supply chain, long-term agreements with component suppliers and our relationship with our contract manufacturer. Our contract manufacturing partner is in the process of ramping up operations at its second factory in Southeast Asia to support future capacity expansion. We expect to move beyond the 5,000-system level and are already focused on the next step toward 10,000 systems. Today's testers incorporate significantly more resources per system and are far more advanced and highly integrated than those produced in 2020, when annual production was around 1,000 systems. Accordingly, our current target of 10,000 systems would be equivalent to approximately 20,000 systems based on the 2020 system configuration, effectively representing a roughly 20-fold increase in production capacity. We have high confidence in our ability to further expand capacity beyond the 10,000-system level. While specific targets remain under evaluation, the next step could be at a scale of 15,000 systems or more. We are not yet prepared to provide further details and will seek to clarify this in the coming quarters. On the memory tester side, expansion plans are progressing in parallel with SoC tester capacity expansion. While memory tester production involves additional challenges due to a higher level of in-house manufacturing, we are taking steps across the supply chain to keep pace with SoC tester growth.	当社はこれまで、FY2026 末までに SoC テスタ 5,000 台、CY2028 末から CY2029 年初にかけて SoC テスタ 10,000 台体制を目標として示してきたが、その計画を前倒して進めており、顧客によるウェーハ投入量と先端パッケージング能力の拡大を受け、生産能力計画を継続的に見直している。 当社の生産体制はさらなる能力拡張に対応できるよう構築されており、サプライチェーン、部材サプライヤーとの長期契約、及び EMS パートナーとの協力関係によって支えられている。EMS パートナー側では、今後の生産能力拡張に向け、東南アジアで第二工場における生産立ち上げを進めている。 5,000 台体制の実現には十分な見通しが立っており、既に次のステップである 10,000 台体制に注力している。現在のテスタの構成は、年間約 1000 台生産していた 2020 年当時よりも 1 台当たり搭載されるリソースが増え、高機能、高集積化している。2020 年当時のシステム構成に換算すると、現時点での 10,000 台という目標は約 20,000 台規模に相当し、実質的に生産能力を約 20 倍に増強することに相当する。 なお、当社は 10,000 台を超える規模への拡張についても強い自信を持っている。具体的な目標は引き続き検討中であるが、次のステップは 15,000 台、あるいはそれ以上の規模となる可能性がある。現時点では詳細を示せる段階にはないが、今後数四半期の内に、より明確な見通しを示していく考えである。 メモリテスタについても、SoC テスタの能力拡張と並行して増強を進めている。一方、メモリテスタは社内生産比率が高いため追加的な課題もあるが、サプライチェーン面での取り組みを進め、SoC テスタと同様の成長に対応できる体制を構築している。
Q7	How does Advantest manage capacity buffers amid accelerating demand growth?	需要拡大が続く中、御社はどのように生産能力のバッファを確保しているのか。
A7	We always take buffer capacity into consideration. When demand begins to consume that buffer, we initiate further capacity expansion. For example, our capacity planning for accelerators is closely tied to the expansion of advanced packaging capacity. We need to expand capacity not only in line with the growing packaging capacity of foundries and OSATs, but also to accommodate increasing test content associated with each new generation of semiconductors. There remain uncertainties, particularly around test time and test insertions. Customers often do not have full visibility on these factors until tape-out (the process of releasing a completed semiconductor design to manufacturing) and characterization are completed. Given these uncertainties, we incorporate buffer capacity into our production planning and maintain capacity above a minimum threshold. We never want to be the critical path for our customers' businesses.	当社は常に一定の生産能力バッファを考慮している。需要の拡大によってそのバッファが消費され始めると、さらなる能力増強を進めている。 例えば、アクセラレータ向けについては、当社の生産能力計画を先端パッケージング能力の拡大と密接に連動させている。当社は、ファウンドリーや OSAT のパッケージング能力増強に合わせてテスタ生産能力の増強を行うだけでなく、半導体の世代ごとに増加するテストコンテンツに対しても増強する必要がある。 一方で、テスト時間やテスト工程数には依然として不確実性が存在する。顧客もテープアウト（半導体設計完了後に製造工程へ引き渡すこと）や特性評価を完了するまでは正確な要件を把握できない場合が多いため、当社は生産計画に一定のバッファを織り込んでいる。当社が顧客の事業拡大のボトルネックとなることは避けたいと考えている。

[Demand Visibility | 需要見通しの可視性]

	English	日本語
Q8	How much demand visibility do you currently have? If visibility has improved beyond the traditional six-month planning horizon, what factors are driving that improvement?	御社は現在、需要の見通しをどの程度把握できているのか。また、仮に従来の「約 6 カ月先まで」という見通しの範囲を超えて需要を見通せるようになっているのであれば、その要因は何か。
A8	Historically, we were never given much more than a six-month forecast. However, because of the scale of the industry and the constraints in advanced packaging and wafer starts, we now have conversations with our close customers and supply chain partners based on an 18-month forecast, which helps us scale our capacity plans. Six months is not enough for us to trigger supply chain scaling. The industry has realized the importance of providing longer-term visibility to the supply chain.	従来、当社が得られる需要見通しは 6 か月程度が一般的であった。しかし、業界全体における規模の拡大や先端パッケージング能力及びウェーハ投入量の制約を背景に、現在は主要顧客やサプライチェーンパートナーとの間で 18 か月先を見据えた需要見通しに基づく協議を行っており、当社はこれらを生産能力計画の策定に活用している。6 か月程度の需要見通しだけでは、サプライチェーンの能力増強を判断するには十分ではない。 サプライチェーンに対してより長期の需要見通しを共有する重要性について、業界全体の認識が高まっている。

[Margins | 収益性]

	English	日本語
Q9	Given the strong Q1 margin performance, the margin assumptions for Q2 onward implied in the full-year forecast appear somewhat conservative. What is your outlook for margins, and what factors could affect profitability in the remainder of this fiscal year and into next fiscal year?	Q1 の利益率実績を踏まえると、通期予想では Q2 以降の利益率前提が保守的に見える。今期残り期間及び来期にかけての利益率見通しをどのように見ているか。また、収益性に影響を与える要因としてどのようなものを想定しているか。
A9	Product mix remains favorable, exchange rates have been favorable, and higher volumes together with the platform strategy are yielding significant economies of scale. The main headwind is inflationary pressure on component costs, particularly memory pricing. Given the significant amount of DRAM used in our testers, we are not assuming margins at the same level as this quarter for the remainder of this fiscal year. Margins in the quarter also benefited from a reversal of inventory obsolescence, which is not expected to occur on a recurring basis. Looking ahead to next fiscal year, we still expect to face pricing pressure on memory. We are evaluating opportunities to pass through a portion of those costs where appropriate, although this will depend on the specific application and customer.	製品ミックスは引き続き良好であり、為替も追い風となっている。また、販売数量の増加に加え、プラットフォーム戦略による効果もあり、スケールメリットが大きく顕在化している。 一方で、主な逆風要因は部材コストのインフレ圧力であり、特にメモリ価格の上昇である。当社テストは DRAM を多く使用しており、この影響を踏まえ、今期残り期間は今四半期並みの利益率を見込んでいない。 また、今四半期の利益率は棚卸資産評価損戻入れの効果による押し上げも受けているが、これは継続的に発生するものではない。 来期に向けてもメモリ価格上昇の影響は続くと考えている。当社としては、一部コストの価格転嫁も検討しているが、その可否はアプリケーションや顧客ごとに異なる見通しである。

[Tester demand trends by regions | 地域別テスト需要動向]

	English	日本語
Q10	What are the key drivers by region, particularly in Taiwan and China, and how do you see China sales evolving going forward?	地域別の需要動向について、特に台湾及び中国市場をどのように見ているか。また、中国向け売上の今後の見通しを教えてほしい。
A10	Taiwan remains the largest ship-to region because most US fabless SoC business is landing there. While there is also memory business in Taiwan, Taiwan is predominantly a SoC market. China accounts for approximately 19% of total sales and has remained relatively consistent around 20%. The sales mix in China is broadly in line with the overall portfolio, with SoC tester representing approximately 80-85% and memory tester about 15%. Looking ahead, new fabs currently under construction in China could create opportunities for further business expansion around the 2028-2029 timeframe. Until then, China sales are expected to remain around the current 20% level or lower.	台湾は引き続き最大の出荷先地域であり、米国ファブレス企業向け SoC 需要の多くが台湾向けであることがその主因である。台湾にはメモリ関連ビジネスも存在するが、市場の中心は SoC である。 中国向け売上は総売上高の約 19%を占めており、これまで概ね 20%前後で推移している。中国における売上構成も全体ポートフォリオとおおむね同様であり、SoC テスタが約 80～85%、メモリテストが約 15%を占める。 今後については、中国で建設中の新たな半導体工場が 2028～2029 年頃に稼働を開始することで、さらなる事業拡大の機会が生まれる可能性がある。それまでは、中国向け売上は現在の約 20%水準、もしくはそれ以下で推移すると見込んでいる。

Note: This document is prepared for those who were unable to attend the financial briefing and is intended only for reference purposes. The original content has been revised and edited by Advantest for ease of understanding. This document contains “forward-looking statements” that are based on Advantest’s current expectations, estimates and projections. These statements include, among other things, the discussion of Advantest’s business strategy, outlook and expectations as to market and business developments, production and capacity plans. Generally, these forward-looking statements can be identified by the use of forward-looking terminology such as “anticipate,” “believe,” “estimate,” “expect,” “intend,” “project,” “should” and similar expressions. Forward-looking statements are subject to known and unknown risks, uncertainties and other factors that may cause Advantest’s actual results, levels of activity, performance or achievements to be materially different from those expressed or implied by such forward-looking statements. Except as required by law, we do not intend to update or revise any forward-looking statements as a result of new information, future events or otherwise.

※本資料に記載されている内容は、決算説明会の質疑をもとに当社の判断で要約したものです。また本資料には、将来の事象についての、当社の現時点における期待、見積り及び予測に基づく記述が含まれております。これらの将来の事象に係る記述は、当社における実際の財務状況や活動状況が、当該将来の事象に係る記述によって明示されているもの又は暗示されているものと重要な差異を生じるかもしれないという既知及び未知のリスク、不確実性その他の要因が内包されており、当社としてその実現を約束する趣旨のものではありません。法令により義務付けられている場合を除き、当社は、新たな情報、将来の出来事、又はその他の理由により、将来予想に関する記述を更新又は修正することはありません。