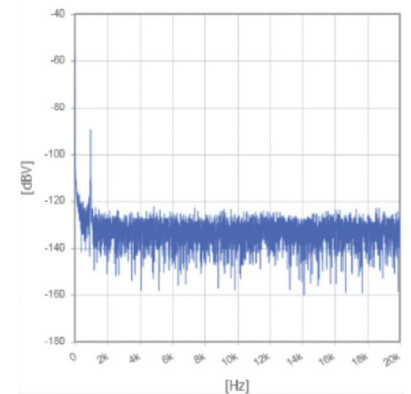
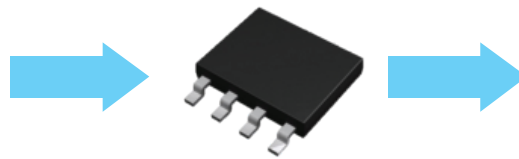
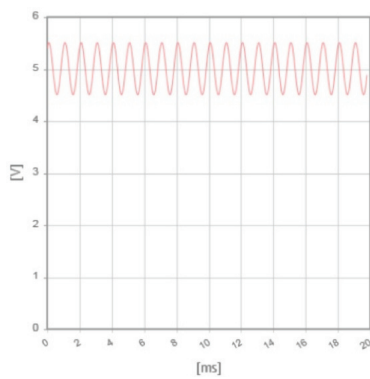
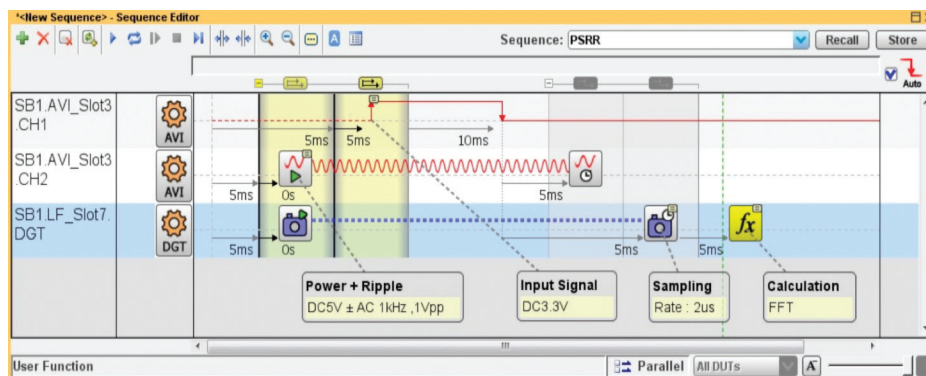


PSRR Measurement

計測システム EVA100



$$PSRR = 20 \text{ Log} (\Delta V_{out} / \Delta V_{supply}) \text{ [dB]}$$

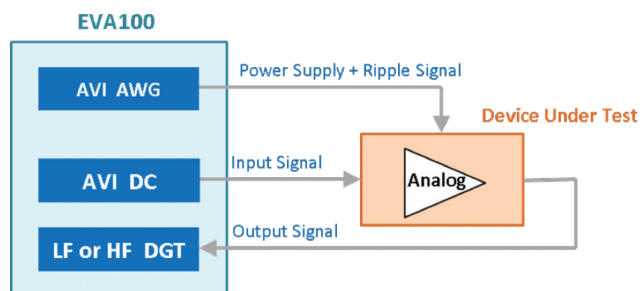


アナログIC・電源ICのPSRR測定

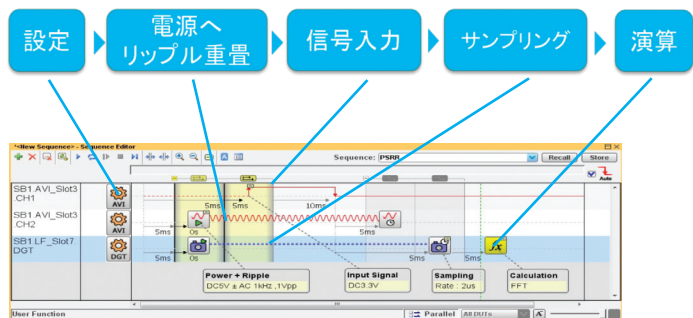
面倒なPSRR試験に必要な機能をすべて内蔵
複雑な測定や演算を簡単に設定

■ アナログICの主要性能の1つにPSRR(Power Supply Rejection Ratio: 電源電圧変動除去比)があります。PSRR測定には一般的な測定機能の他に、電源端子へのリップル重畳、デバイス出力信号の波形測定、リップル除去率解析など多種多様な機能が必要となります。EVA100はPSRR測定に必要な機能をすべて備え、かつ複雑な測定手順もテンプレートの変更で簡単に作成できます。

- 電源モジュール(AVI)の任意信号発生(AWG)機能でリップル重畳
- デジタイザ専用モジュール(LF又はHF)で波形測定
- PSRR演算関数によりリップル除去率自動解析



■ 複雑な測定・演算手順を直感的に設定可能

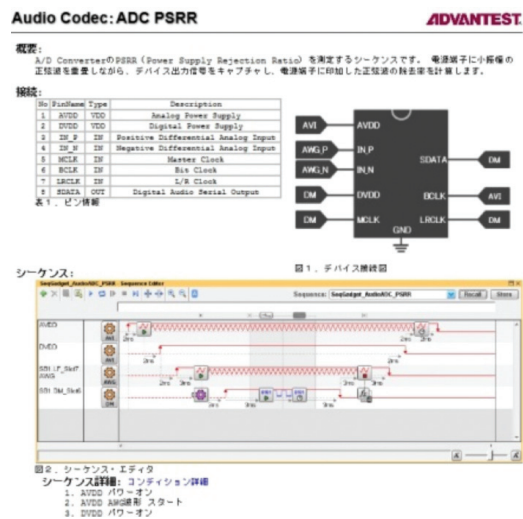


- 直感的なGUIで各信号の測定シーケンスを簡単に設定可能
- イベントにコメントを付加することにより測定内容や条件が一目瞭然

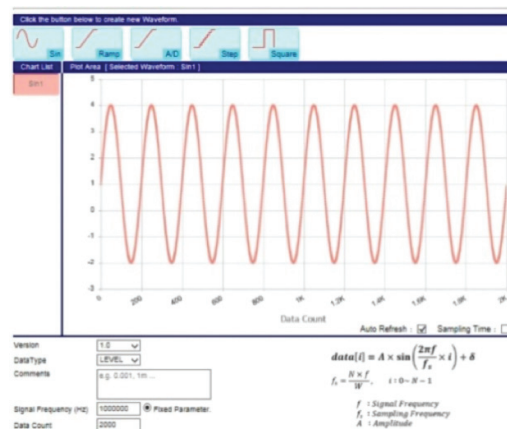
■ テンプレートでの設定だけで測定



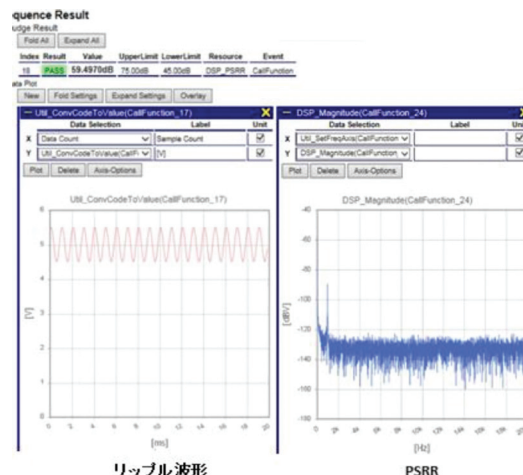
- PSRR測定テンプレート(Sequence Gadget)



- リップル信号生成(*Waveform Designer)



- 測定結果レポート出力(Report Generator)



*アカウント登録後WEBよりアクセス可

ADVANTEST

株式会社アドバンテスト

www.advantest.com

EVAプロジェクト E-mail:info_eva@advantest.com